



(19)

Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 989 701 A2

(12)

EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag:
29.03.2000 Patentblatt 2000/13(51) Int. Cl.⁷: H04L 12/40

(21) Anmeldenummer: 99203000.7

(22) Anmeldetag: 15.09.1999

(84) Benannte Vertragsstaaten:

AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE

Benannte Erstreckungsstaaten:

AL LT LV MK RO SI

(30) Priorität: 24.09.1998 DE 19843810

(71) Anmelder:

• Philips Corporate Intellectual Property GmbH
52064 Aachen (DE)

Benannte Vertragsstaaten:

DE

• Koninklijke Philips Electronics N.V.

5621 BA Eindhoven (NL)

Benannte Vertragsstaaten:

FR GB

(72) Erfinder:

Bühning, Peter,

Philips Corp. Intellec. Prop. GmbH

52064 Aachen (DE)

(74) Vertreter:

von Laue, Hanns-Ulrich et al

Philips Corporate Intellectual Property GmbH

Habsburgerallee 11

52064 Aachen (DE)

(54) Datenbus

(57) Bei einem Datenbus für eine serielle Datenübertragung zwischen Geräten, welche Daten über den Datenbus senden und/oder empfangen können, wobei auf dem Datenbus rezessive und dominante Zustände vorgesehen sind, denen jeweils ein Bitwert zugeordnet ist, ist zur Unterbrechung einer Nachricht niedrigerer Priorität durch eine Nachricht höherer Priorität ohne zeitliche Verzögerung und ohne zusätzliche Datenkanäle vorgesehen, daß Nachrichten in Nachrichtenblöcken übertragen werden, wobei jeder Nachrichtenblock zu Beginn einen Startblock mit (n+k) dominanten und j nachfolgenden rezessiven Bits und nachfolgende Datenblöcke mit n Datenbits und m nachfolgenden rezessiven Bits aufweist,

daß ein laufend übertragener Nachrichtenblock niedriger Priorität durch ein anderes Gerät zur Übertragung eines Nachrichtenblockes mit hoher Priorität unterbrochen werden kann, indem dieses einen neuen Startblock auf dem Datenbus erzeugt und nachfolgend die zugehörigen Datenblöcke sendet,

und daß ein auf dem Datenbus sendendes Gerät laufend überprüft, ob auf dem Datenbus ein Startblock auftaucht und gegebenenfalls die Sendung seines Nachrichtenblockes abbricht.

FIG.2A

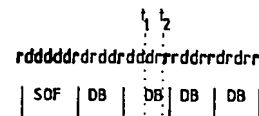


FIG.2B

FIG.2C

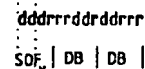


FIG.2D

FIG.2E

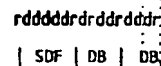
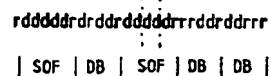


FIG.2F



EP 0 989 701 A2

Beschreibung

[0001] Die Erfindung betrifft einen Datenbus für eine serielle Datenübertragung zwischen Geräten, welche Daten über den Datenbus senden und/oder empfangen können, wobei auf dem Datenbus rezessive und dominante Zustände vorgesehen sind, denen jeweils ein Bitwert zugeordnet ist.

[0002] Bei derartigen Datenbussen besteht mitunter der Wunsch, eine laufend übertragene Nachricht zu unterbrechen, wenn eine Nachricht höherer Priorität übertragen werden soll. Dies ist in den meisten Fällen nur mit Einschränkungen möglich, da entweder ein sehr aufwendiger Mechanismus zur Bevorzugung dringender Nachrichten vorgesehen ist, eine dringende Nachricht nicht wirklich sofort gesendet werden kann oder zusätzliche Übertragungskanäle zur Signalisierung einer dringenden Nachricht vorgesehen sind.

[0003] So ist beispielsweise bei der US 5,546,392 ein zusätzlicher Übertragungskanal zur Signalisierung einer dringenden Nachricht vorgesehen.

[0004] Es ist Aufgabe der Erfindung, einen seriellen Datenbus anzugeben, bei dem in einem Kanal eine Nachricht geringerer Priorität jederzeit und sofort von einer Nachricht höherer Priorität unterbrochen werden kann, so daß bei Bedarf ohne Verzögerung die Nachricht höherer Priorität auf den Datenbus übertragen werden kann.

[0005] Diese Aufgabe ist erfindungsgemäß dadurch gelöst, daß Nachrichten in Nachrichtenblöcken übertragen werden, wobei jeder Nachrichtenblock zu Beginn einen Startblock mit $(n+k)$ dominanten und j nachfolgenden rezessiven Bits und nachfolgende Datenblöcke mit n Datenbits und m nachfolgenden rezessiven Bits aufweist,

daß ein laufend übertragener Nachrichtenblock niedriger Priorität durch ein anderes Gerät zur Übertragung eines Nachrichtenblockes mit hoher Priorität unterbrochen werden kann, indem dieses einen neuen Startblock auf dem Datenbus erzeugt und nachfolgend die zugehörigen Datenblöcke sendet, und daß ein einen Nachrichtenblock auf dem Datenbus sendendes Gerät laufend überprüft, ob auf dem Datenbus ein Startblock auftaucht und gegebenenfalls die Sendung seines Nachrichtenblockes abbricht.

[0006] Auf dem seriellen Datenbus existieren zwei Zustände; der rezessive und der dominante Zustand. Beiden Zuständen werden verschiedene Bitwerte zugeordnet, beispielsweise dem dominanten Zustand der Bitwert Null und dem rezessiven Zustand der Bitwert Eins. Der Bus kann dabei beispielsweise so ausgelegt sein, daß eine sendende Quelle den dominanten Zustand dadurch erzielt, daß sie die Amplitude des Busses auf Null oder nahezu Null absenkt. Der rezessive

Zustand kann durch hochohmiges Verhalten der Quelle erzielt werden, da der Bus dann von sich aus einen hohen Pegel einnimmt. Findet keine Nachrichtenübertragung statt, so nimmt der Bus ebenfalls den rezessiven Zustand ein.

[0007] Für den erfindungsgemäßen Datenbus ist festgelegt, in welcher Form Nachrichten übertragen werden. Dies geschieht in Form von Nachrichtenblöcken, wobei jeder Nachrichtenblock zu Beginn einen Startblock und diesem nachfolgend wenigstens einen Datenblock aufweist. Sowohl für die Startblöcke wie für die Datenblöcke sind bestimmte Formate festgelegt. So ist für jeden Startblock zu Beginn eines Nachrichtenblockes festgelegt, daß dieser $n+k$ dominante und j nachfolgende rezessive Bits aufweisen muß. Datenblöcke weisen hingegen maximal n Datenbits auf, denen m nachfolgende rezessive Bits folgen. Aus dieser Festlegung ergibt sich bereits, daß dann, wenn mehr als n dominante Bits auf dem Bus auftauchen, es sich um einen Startblock handeln muß, da Datenblöcke maximal n Daten aufweisen und somit, selbst wenn diese n Datenbits alle dominant sind, maximal n dominante Bits hintereinander in einem Datenblock auftauchen können, da jedem Datenblock immer m nachfolgende rezessive Bits folgen. Es ergibt sich insoweit also bereits eine eindeutige Identifizierung der Startblöcke. Für den erfindungsgemäßen Datenbus sind ferner Nachrichtenblöcke verschiedener Prioritäten festgelegt. Es sind wenigstens zwei Prioritäten vorgesehen, welche so gestaltet sind, daß ein laufend übertragener Nachrichtenblock der niedrigeren Priorität durch einen Nachrichtenblock der höheren Priorität jederzeit und sofort unterbrochen werden kann. Dies geschieht dadurch, daß der Sender des Nachrichtenblockes mit der höheren Priorität auf dem Datenbus einen Startblock des Nachrichtenblockes der höheren Priorität erzeugt. Dies geschieht gegebenenfalls während der Übertragung des Nachrichtenblockes der niedrigeren Priorität. Der Sender des Nachrichtenblockes mit der höheren Priorität erreicht dies dadurch, daß er $n+k$ dominante Bits auf dem Datenbus als Startblock erzeugt. Hierzu können gegebenenfalls auch dominante Bits des übertragenen Nachrichtenblockes der niedrigeren Priorität eingesetzt werden. Es können aber auch rezessive Bits dieses Nachrichtenblockes der niedrigeren Priorität durch dominante Bits überschrieben werden. Entscheidend ist dabei nur, daß der Sender des Nachrichtenblockes mit der höheren Priorität $n+k$ dominante Bits mit j nachfolgenden rezessiven Bits auf dem Datenbus erzeugt.

[0008] Die Übertragung der Nachricht mit der höheren Priorität kann nur dann gelingen, wenn der Sender der Nachricht mit der niedrigeren Priorität die Sendung seines Nachrichtenblockes abbricht, wenn er einen Startblock auf dem Datenbus erkennt. Es ist also für den erfindungsgemäßen Datenbus ferner vorgesehen, daß ein Sender einer Nachricht laufend auf dem Datenbus überprüfen muß, ob ein Startblock eines anderen Sen-

ders auf dem Datenbus auftaucht. Ist dies der Fall, muß der Sender seine Nachricht unterbrechen. Entsprechend überprüft ein Empfänger ständig, ob ein neuer Startblock auftaucht. Ist dies der Fall bevor der Empfang der vorhergehenden Nachricht regulär beendet wurde, wird der Empfang abgebrochen und mit dem Empfang einer neuen Nachricht nach dem Startblock begonnen.

[0009] Damit ist erreicht, daß ein Nachrichtenblock einer höheren Priorität jederzeit die Übertragung eines Nachrichtenblockes einer niedrigeren Priorität unterbrechen kann, indem er einen Startblock der Nachricht mit der höheren Priorität auf dem Bus erzeugt.

[0010] Es sind für die Abstimmung zwischen den Nachrichtenblöcken der verschiedenen Prioritäten keine zusätzlichen Kanäle oder Signalisierungen auf dem Bus erforderlich. Vielmehr kann bei dem erfindungsgemäßen Datenbus auf äußerst einfache Weise eine laufende Nachricht niedrigerer Priorität durch eine Nachricht höherer Priorität unterbrochen werden. Ferner ist gewährleistet, daß die dringende Nachricht wirklich sofort gesendet werden kann und nicht erst eine bestimmte Zeit abwarten muß, um eine bereits auf dem Bus befindliche Nachricht zu Ende zu bringen oder um einen Entscheidungsprozeß abzuwickeln. Durch die Einfachheit der Vorgehensweise ist der erfindungsgemäße Datenbus äußerst einfach zu implementieren.

[0011] Durch die Ausgestaltung der Erfindung gemäß Anspruch 2 ist bereits im vorhinein bestimmt, daß nur das festgelegte Gerät die Übertragung anderer Nachrichtenblöcke unterbrechen darf.

[0012] Es kann darüber hinaus vorteilhaft festgelegt sein, wie gemäß einer weiteren Ausgestaltung der Erfindung vorgesehen ist, daß festgelegt ist, mit welcher Nachricht und somit also mit welchem Nachrichtenblock andere laufend übertragene Nachrichtenblöcke unterbrochen werden dürfen.

[0013] Wie nach einer weiteren Ausgestaltung der Erfindung vorgesehen ist, kann ein laufend übertragener Nachrichtenblock im einfachsten Fall bereits dann unterbrochen werden, wenn auf dem Datenbus das (n+1)te Bit eines Datenblocks dominant ist. Dann ist bereits grundsätzlich die Vermutung gegeben, daß ein anderer Sender einen Startblock auf dem Bus erzeugt, auch wenn noch nicht die n+k erforderlichen dominanten Bits auf dem Bus vorhanden sind. Es kann auf diese Weise der schnellstmögliche Abbruch der Übertragung des Datenblockes mit der niedrigeren Priorität erreicht werden.

[0014] Soll hingegen sichergestellt sein, daß es sich mit höherer Sicherheit um einen Startblock handelt, so kann vorteilhaft, wie gemäß weiterer Ausgestaltung der Erfindung vorgesehen, das sendende Gerät die Sendung seines Nachrichtenblockes erst dann abbrechen, wenn auf dem Bus eine festgelegte Anzahl von Bits zwischen dem n+1ten und (n+k)ten Bit dominant sind. Es kann damit je nach gewählter vorgegebener Anzahl eine hohe Sicherheit erzielt werden, daß es sich nicht

um einen Datenfehler, sondern um einen Startblock eines anderen sendenden Gerätes handelt.

[0015] Im einfachsten Falle kann, wie gemäß weiterer Ausgestaltung der Erfindung vorgesehen ist, ein sendendes Gerät seinen Nachrichtenblock bereits dann abbrechen, wenn eine bitweise Überprüfung ergibt, daß ein als rezessiv gesendetes Bit auf dem Datenbus tatsächlich dominant ist. Es handelt sich dann entweder um den Startblock eines anderen sendenden Gerätes oder um einen Datenfehler.

[0016] Will ein Gerät auf dem Datenbus eine Nachricht höherer Priorität übertragen und einen gerade auf dem Datenbus übertragenen Nachrichtenblock niedrigerer Priorität zu diesem Zwecke unterbrechen, so muß ein Startblock mit n+k dominanten Bits erzeugt werden. Hierzu kann das sendende Gerät in einer Phase, in der in der zweiten Nachricht rezessive Bits erzeugt werden, diese durch n+k dominante Bits ersetzen. Es kann aber auch, wie gemäß weiterer Ausgestaltung der Erfindung vorgesehen ist, bei der Erzeugung der dominanten Bits seines Startblockes dominante Bits des gerade übertragenen Nachrichtenblockes niedrigerer Priorität mit einbeziehen. Es kann also dominante Bits des Nachrichtenblockes niedrigerer Priorität mit nutzen für die Erzeugung der dominanten Bits seines Startblockes. Damit wird eine noch schnellere Unterbrechung und damit auch schnellere Übertragung des Nachrichtenblockes höherer Priorität erzielt.

[0017] Um die Verlustzeiten insbesondere für den Startblock und für die Zeit, die für die rezessiven Bits am Ende der Blöcke benötigt wird, gering zu halten ist nach weiterer Ausgestaltung der Erfindung vorgesehen, daß die Anzahl der rezessiven Bits in den Startblöcken und den Datenblöcken jeweils nur eins beträgt und daß die Anzahl der dominanten Bits eines Startblockes um eins größer ist als die Anzahl der Datenbits in den Datenblöcken. Damit ist das Prozedere gemäß des erfindungsgemäßen Datenbusses bereits durchführbar und es wird minimal zusätzlicher Zeitaufwand für die Erkennung der Startblöcke benötigt.

[0018] Im einfachsten Falle können, wie gemäß weiterer Ausgestaltung der Erfindung vorgesehen ist, nur Nachrichten zweier Prioritäten existieren. Es ist damit auf einfachste Weise klar, welche Nachricht andere Nachrichten unterbrechen darf.

[0019] Zur Signalisierung der Priorität einer übertragenen Nachricht können vorteilhaft die Merkmale gemäß Anspruch 11 eingesetzt werden.

[0020] Nachfolgend wird ein Ausführungsbeispiel der Erfindung anhand der Zeichnung näher erläutert. Es zeigen:

Fig. 1 eine schematische Darstellung der Struktur eines Nachrichtenblockes auf dem erfindungsgemäßen Datenbus und

Fig. 2 eine schematische Darstellung der Unterbrechung der Übertragung eines Nachrichtenblockes

niedrigerer Priorität durch einen Nachrichtenblock höherer Priorität. In Fig. 1 ist ein Nachrichtenblock NB, wie er auf dem erfindungsgemäßen Datenbus übertragen werden könnte, schematisch dargestellt.

[0021] Es ist schematisch angedeutet, daß auf dem Bus zwei Zustände existieren können. Einerseits existiert der dominante Zustand d, welcher in dem Ausführungsbeispiel einen niedrigen Pegel bedeutet. Ferner existiert ein rezessiver Zustand r, welcher in dem Ausführungsbeispiel einen hohen Pegel auf dem Bus bedeutet. Es kann beispielsweise festgelegt sein, daß dem dominanten Zustand der Bitwert 0 und dem rezessiven Zustand des Busses der Bitwert 1 zugeordnet ist.

[0022] Zu Beginn jedes Nachrichtenblockes NB wird ein Startblock SOF übertragen. Es ist festgelegt, daß in jedem Startblock zu Beginn $n+k$ dominante Bits übertragen werden. Dies ist in der Figur durch entsprechende niedrige Amplitude auf dem Niveau d der dominanten Bits angedeutet. Es ist ferner festgelegt, daß den $n+k$ dominanten Bits in dem Startblock j rezessive Bits nachfolgen. Dies ist in der Fig. 1 dadurch erkennbar, daß am Ende des Startblockes SOF der Datenbus hohen Pegel annimmt, also wenigstens ein rezessives Bit übertragen wird.

[0023] Innerhalb des Nachrichtenblockes wird eine vorgegebene Anzahl von Datenblöcken DB übertragen; in dem Ausführungsbeispiel gemäß Fig. 1 handelt es sich um zehn Datenblöcke.

[0024] Innerhalb eines jeden Datenblockes DB werden zunächst n Datenbits übertragen. Innerhalb jeden Datenblockes folgen den n Datenbits m rezessive Bits. Diese sind in der Figur jeweils hinter den Datenbits angedeutet und mit b_i gekennzeichnet.

[0025] Die in der Figur angedeuteten Datenbits b_i jedes Datenblockes DB können, je nach Inhalt der zu übertragenen Nachricht entweder rezessiv oder dominant sein.

[0026] Im einfachsten Falle kann für die Anzahl j der rezessiven Bits in dem Startblock und der Anzahl m der rezessiven Bits in den Datenblöcken festgelegt sein, daß sie jeweils nur ein Bit betragen, daß also $j=1$ und $m=1$ gilt.

Ferner kann festgelegt sein, daß die Anzahl $n+k$ der dominanten Bits in dem Startblock nur um ein Bit höher ist als die Anzahl n der Datenbits in den Datenblöcken, daß also $k=1$ ist. Es wird damit eine minimale Länge des Startblockes erzielt und somit auch eine minimale Übertragungszeit für die Startblöcke.

[0027] Es soll im folgenden für die Erläuterung des Ausführungsbeispiels angenommen werden, daß in jedem Datenblock vier Datenbits übertragen werden, daß also $n=4$ ist, und daß der Startblock nur um ein Bit länger ist, daß also $k=1$ ist. Ferner soll die Anzahl der rezessiven Bits nur 1 betragen, es gilt also $j=1$ und $m=1$.

[0028] Diese Verabredung soll insbesondere für die Erläuterung des Vorgangs der Unterbrechung eines

laufend übertragenen Nachrichtenblockes durch einen Nachrichtenblock höherer Priorität gemäß Fig. 2 gelten.

[0029] Für die Darstellung gemäß Fig. 2 gilt, daß d die Übertragung eines dominanten Bits und r die Übertragung eines rezessiven Bits auf dem Datenbus andeutet. Fett dargestellte Bits d oder r gehören entweder zu einem Startblock SOF oder sind ein rezessives Bit eines Datenblockes DB.

[0030] In Fig. 2A ist zunächst eine mögliche Übertragung eines Nachrichtenblockes niedrigerer Priorität auf dem Datenbus angedeutet. Der Nachrichtenblock weist zu Beginn einen Startblock SOF auf, in dem zunächst fünf dominante Bits d und ein nachfolgend übertragene rezessives Bit r auftaucht. In der Darstellung gemäß Fig. 2A folgen diesem Startblock SOF vier Datenblöcke DB, in denen jeweils zunächst vier Datenbits d oder r und nachfolgend jeweils ein rezessives Bit r übertragen wird.

[0031] Es kann nun beispielsweise zum Zeitpunkt t_1 , der in Fig. 2B durch einen Balken signalisiert ist, der Wunsch bestehen, diese übertragene Nachricht gemäß Fig. 2A zu unterbrechen. Es soll statt dessen ein Nachrichtenblock höherer Priorität übertragen werden.

[0032] Die Übertragung eines neuen Nachrichtenblockes mit der höheren Priorität erfordert zu Beginn dieser Nachricht die Übertragung eines neuen Startblockes SOF.

[0033] Dazu ist es erforderlich, daß auf dem Datenbus fünf dominante Bits d erzeugt werden. Dies kann beispielsweise in einer Übertragungslücke geschehen oder dadurch geschehen, daß fünf rezessive Bits auf dem Datenbus durch dominante Bits ersetzt werden. Diese Alternativen stehen jedoch oftmals dann nicht zur Verfügung, wenn laufend eine Nachricht auf dem Datenbus übertragen wird, beispielsweise die Nachricht gemäß Fig. 2A. In diesem Falle ist es einfacher und vor allem schneller, wenn auf dem Datenbus befindliche dominante Bits d mit in die Erzeugung des Startblockes SOF des Nachrichtenblockes mit der höheren Priorität einbezogen werden. Dazu werden in dem Beispiel gemäß Fig. 2 die ersten beiden dominanten Bits des zweiten Datenblockes der Nachricht gemäß Fig. 2A in die Erzeugung des Startblockes mit einbezogen. In Fig. 2C ist dargestellt, daß das sendende Gerät, das den Nachrichtenblock mit der höheren Priorität auf dem Datenbus übertragen will, selbst nur einen verkürzten Startblock SOF_v erzeugt, welcher von sich aus nur drei dominante Bits d enthält.

[0034] Diese Anzahl ist deshalb so gewählt worden, weil zum Zeitpunkt t_1 , als der Wunsch der Übertragung der Nachricht mit der höheren Priorität entstand, bereits zwei dominante Datenbits in dem zweiten Datenblock der Nachricht gemäß Fig. 2A auf dem Bus waren. Es ist deshalb ab dem Zeitpunkt t_1 nur noch erforderlich, daß der Sender des Nachrichtenblockes mit der höheren Priorität drei weitere Datenbits d auf dem Bus erzeugt.

[0035] Nachdem auf diese Weise ein neuer Startblock erzeugt worden ist, können nachfolgend die Daten-

blöcke DB der Nachricht mit der höheren Priorität auf dem Datenbus übertragen werden, wie dies gemäß Fig. 2C angedeutet ist.

[0036] In Fig. 2F ist das Ergebnis der Unterbrechung des Nachrichtenblockes gemäß Fig. 2A durch den Nachrichtenblock höherer Priorität gemäß Fig. 2C dargestellt. Fig. 2F zeigt hierzu zunächst den Startblock SOF der Nachricht mit der geringeren Priorität und nachfolgend einen Datenblock DB des Nachrichtenblockes mit der geringeren Priorität gemäß Fig. 2A. Die nachfolgend ursprünglich in der Nachricht gemäß Fig. 2A übertragenen beiden dominanten Bits d sind bereits mit genutzt für den Startblock SOF der nachfolgend übertragenen Nachricht höherer Priorität. In diesem Startblock SOF sind die beiden Bits des zweiten Nachrichtenblockes DB der Nachricht gemäß Fig. 2A und die drei Bits, die der Sender tatsächlich gemäß Fig. 2C übertragen hat, zusammengefaßt zu einem neuen Startblock SOF, der fünf dominante Bits d enthält, denen ein rezessives Bit r folgt. Nachfolgend erscheinen gemäß Fig. 2F auf dem Datenbus die Datenblöcke DB der Nachricht höherer Priorität gemäß Fig. 2C.

[0037] Es ist somit gelungen, die Nachricht höherer Priorität gemäß Fig. 2C wirklich sofort zu starten. Es ist sogar gelungen, bereits vor dem gewünschten Startzeitpunkt t_1 übertragene dominante Bits d der Nachricht gemäß Fig. 2A für den Startblock des Nachrichtenblockes höherer Priorität mit zu nutzen.

[0038] Eine wesentliche Voraussetzung für das Gelingen dieser schnellen Übertragung des Nachrichtenblockes höherer Priorität gemäß Fig. 2C ist, daß der Sender des Nachrichtenblockes niedrigerer Priorität gemäß Fig. 2A die Übertragung dieses Nachrichtenblockes sofort abbricht, wenn die dringendere Nachricht gemäß Fig. 2C gesendet werden soll.

[0039] Es können hierzu verschiedene Vereinbarungen getroffen werden. Die Sendung kann dann unterbrochen werden, wenn ein Startblock eines anderen Gerätes auf dem Bus auftaucht. Die Sendung kann aber auch bereits dann unterbrochen werden, wenn ein Bit, das als rezessives Bit r gesendet wurde, auf dem Datenbus tatsächlich als dominantes Bit auftaucht. Dieser Fall wurde für die Darstellung gemäß Fig. 2 gewählt. In Fig. 2D ist angedeutet, daß zum Zeitpunkt t_2 der Sender der Nachricht gemäß Fig. 2A erkennt, daß das unmittelbar vor dem Zeitpunkt t_2 gesendete rezessive Bit r des zweiten Datenblockes des Nachrichtenblockes auf dem Datenbus tatsächlich, wie die Darstellung gemäß Fig. 2F zeigt, als dominantes Bit auftaucht. Dies ist deshalb der Fall, weil der Sender der Nachricht mit der höheren Priorität gemäß Fig. 2C den verkürzten Startblock mit drei dominanten Bits erzeugt hat und somit das letzte Bit vor dem Zeitpunkt t_2 auf dem Datenbus als dominantes Bit auftaucht.

[0040] Da der Sender der Nachricht gemäß Fig. 2A laufend die Bits auf dem Datenbus überprüft, erkennt er zum Zeitpunkt t_2 , daß das letzte von ihm als rezessives Bit übertragene Bit auf dem Datenbus tatsächlich als

dominantes Bit auftaucht. Er unterbricht daher die Sendung seiner Nachricht, wie dies in Fig. 2E dargestellt ist. Das letzte von ihm als rezessives Bit übertragene Bit, das auf dem Datenbus tatsächlich als dominantes Bit auftaucht, ist das letzte übertragene Bit, da dies zum Zeitpunkt t_2 erkannt wurde und die Sendung der Nachricht entsprechend der Darstellung gemäß Fig. 2E abgebrochen wurde. Der letzte übertragene Datenblock ist ein verkürzter Datenblock DB_v, der im nachfolgenden nicht mehr weiter übertragen wird.

[0041] Es gelingt somit auf dem erfindungsgemäßen Datenbus, eine Nachricht niedrigerer Priorität jederzeit durch eine Nachricht höherer Priorität zu unterbrechen, ohne daß hierfür zusätzliche Übertragungskapazität erforderlich ist und ohne daß eine Verzögerung der Unterbrechung durch ein Abstimmungsverfahren auftritt.

Patentansprüche

1. Datenbus für eine serielle Datenübertragung zwischen Geräten, welche Daten über den Datenbus senden und/oder empfangen können, wobei auf dem Datenbus rezessive und dominante Zustände vorgesehen sind, denen jeweils ein Bitwert zugeordnet ist,
dadurch gekennzeichnet,

daß Nachrichten in Nachrichtenblöcken übertragen werden, wobei jeder Nachrichtenblock zu Beginn einen Startblock mit (n+k) dominanten und j nachfolgenden rezessiven Bits und nachfolgende Datenblöcke mit n Datenbits und m nachfolgenden rezessiven Bits aufweist, daß ein laufend übertragener Nachrichtenblock niedriger Priorität durch ein anderes Gerät zur Übertragung eines Nachrichtenblockes mit hoher Priorität unterbrochen werden kann, indem dieses einen neuen Startblock auf dem Datenbus erzeugt und nachfolgend die zugehörigen Datenblöcke sendet, und daß ein einen Nachrichtenblock auf dem Datenbus sendendes Gerät laufend überprüft, ob auf dem Datenbus ein Startblock auftaucht und gegebenenfalls die Sendung seines Nachrichtenblockes abbricht.

2. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß nur ein festgelegtes Gerät befugt ist, andere Nachrichtenblöcke zu unterbrechen.
3. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß vorgegeben ist, mit welcher Art Nachricht ein Gerät andere Nachrichtenblöcke unterbrechen darf.
4. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß ein sendendes Gerät die Sendung

eines Nachrichtenblocks abbricht, wenn das (n+1)te Bit eines Datenblockes auf dem Datenbus nicht rezessiv ist.

Nachrichtenblockes, der eine Auslösung eines Airbags des Fahrzeugs auslöst.

5. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß ein sendendes Gerät die Sendung eines Nachrichtenblocks abbricht, wenn eine vorgegebene Anzahl von Bits von dem (n+1)ten bis einschließlich zum (n+k)ten Bit eines Datenblockes auf dem Datenbus nicht rezessiv ist/sind. 5
10
6. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß ein sendendes Gerät einen eigenen Nachrichtenblock auf dem Bus während des Sendens bitweise überprüft und dann abbricht, wenn auf dem Datenbus ein als rezessives Bit gesendetes Bit tatsächlich als dominantes Bit auftaucht. 15
7. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß ein Gerät beim Erzeugen eines Startblocks eines einen anderen Nachrichtenblock unterbrechenden Nachrichtenblocks gegebenenfalls auf dem Datenbus vorhandenen dominante Bits in den zu erzeugenden Startblock einbezieht. 20
25
8. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß ein Empfänger ständig überprüft, ob während eines übertragenen ersten Nachrichtenblockes ein neuer Startblock eines neuen zweiten Nachrichtenblockes auftaucht, und daß der Empfänger gegebenenfalls den Empfang des übertragenen ersten Nachrichtenblockes abbricht und mit dem Empfang des zweiten, neuen Nachrichtenblockes beginnt. 30
35
9. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß n=4, m=1, k=1 und j=1 betragen.
10. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß zwei Prioritätsstufen für Nachrichtenblöcke vorgesehen sind. 40
11. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß ein Datenfehler erkannt wird, wenn nach n Datenbits kein rezessives Bit auf dem Datenbus auftritt und kein Startblock identifiziert wird. 45
12. Datenbus nach Anspruch 1, dadurch gekennzeichnet, daß nach einem Startblock abhängig von der Priorität des zu sendenden Nachrichtenblockes ein Senden einer vorgegebenen Anzahl von rezessiven bzw. dominanten Bits erfolgt. 50
13. Verwendung des Datenbusses für Fahrzeuge zum Austausch von Nachrichten zwischen Steuergeräten, insbesondere zum sofortigen und andere Nachrichtenblöcke unterbrechenden Senden eines 55

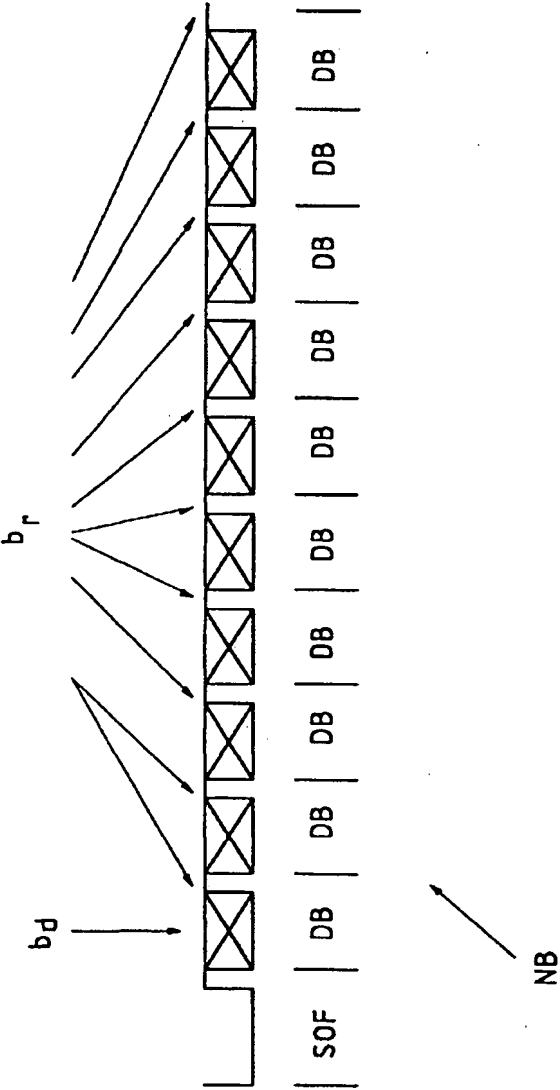


FIG.1

FIG.2A

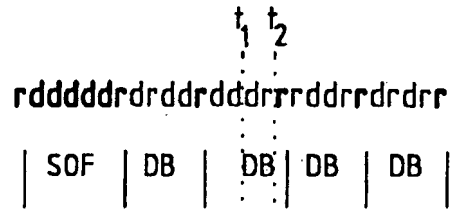


FIG.2B



FIG.2C

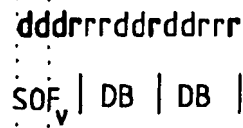


FIG.2D



FIG.2E

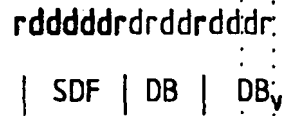
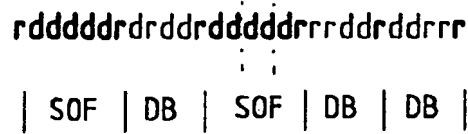


FIG.2F



↑ →

3/9/1

DIALOG(R) File 351:Derwent WPI

(c) 2007 The Thomson Corporation. All rts. reserv.

0009970721 - Drawing available

WPI ACC NO: 2000-273182/200024

XRPX Acc No: N2000-204733

Data bus for serial data transmission, enables low priority data message

block to be interrupted by device transmitting higher priority message

block by generating new start block and subsequently sending

associated

data blocks

Patent Assignee: KONINK PHILIPS ELECTRONICS NV (PHIG); PHILIPS CORP

INTELLECTUAL PROPERTY GMBH (PHIG); PHILIPS GLOEILAMPENFAB NV (PHIG)

Inventor: BUEHRING P

Patent Family (4 patents, 27 countries)

Patent			Application			
Number	Kind	Date	Number	Kind	Date	Update
EP 989701	A2	20000329	EP 1999203000	A	19990915	200024 B
DE 19843810	A1	20000330	DE 19843810	A	19980924	200024 E
JP 2000112882	A	20000421	JP 1999269784	A	19990924	200031 E
US 6542947	B1	20030401	US 1999406283	A	19990924	200324 E

Priority Applications (no., kind, date): DE 19843810 A 19980924

Patent Details

Number	Kind	Lan	Pg	Dwg	Filing	Notes
--------	------	-----	----	-----	--------	-------

EP 989701	A2	DE	8	2		
-----------	----	----	---	---	--	--

Regional Designated States, Original: AL AT BE CH CY DE DK ES FI FR GB GR

IE IT LI LT LU LV MC MK NL PT RO SE SI

JP 2000112882	A	JA	7			
---------------	---	----	---	--	--	--

Alerting Abstract EP A2

NOVELTY - The serial data bus has dominant and recessive states, each associated with a bit value. Messages are transmitted in message blocks,

each with a start block (SOF) with (n+k) dominant bits and j successive recessive bits. Subsequent data blocks (DB) with n data bits and m successive recessive bits are transmitted. A low priority data message block being transmitted can be interrupted by another device transmitting a

higher priority message block by generating a new start block (SOF) on the

bus and then sending the associated data blocks. A device sending a message

block, on the bus, continuously checks whether a start block has appeared

on the data bus and interrupts the transmission of message blocks if appropriate.

DESCRIPTION - An INDEPENDENT CLAIM is also included for an application of

the data bus for motor vehicles for exchanging messages between controllers.

USE - For exchanging messages between controllers in motor vehicles.

ADVANTAGE - Enables low priority messages in a channel to be immediately interrupted by higher priority messages so that high priority messages can be transmitted without delay..

DESCRIPTION OF DRAWINGS - The drawings show a schematic representation of the interruption of a lower priority message block by a higher priority message block

SOF Start block

DB Data block

Title Terms /Index Terms/Additional Words: DATA; BUS; SERIAL; TRANSMISSION; ENABLE; LOW; PRIORITY; MESSAGE; BLOCK; INTERRUPT; DEVICE; TRANSMIT; HIGH; GENERATE; NEW; START; SUBSEQUENT; SEND; ASSOCIATE

Class Codes

International Classification (Main): G06F-001/00, G06F-013/38, H04L-012/40

US Classification, Issued: 710107000, 710105000, 710244000

File Segment: EPI;

DWPI Class: W01

Manual Codes (EPI/S-X): W01-A06B1

Original Publication Data by Authority

Germany

Publication No. DE 19843810 A1 (Update 200024 E)

Publication Date: 20000330

****Datenbus****

Assignee: Philips Corporate Intellectual Property GmbH, 22335 Hamburg, DE

(PHIG)

Inventor: Buhring, Peter, 22523 Hamburg, DE

Language: DE

Application: DE 19843810 A 19980924 (Local application)

Original IPC: H04L-12/40(A) G06F-13/38(B)

Current IPC: H04L-12/40(A) G06F-13/38(B)

Original Abstract: Bei einem Datenbus fur eine serielle Datenubertragung

zwischen Geraten, welche Daten uber den Datenbus senden und/oder empfangen konnen, wobei auf dem Datenbus rezessive und dominante Zustande vorgesehen sind, denen jeweils ein Bitwert zugeordnet ist, ist

zur Unterbrechung einer Nachricht niedrigerer Prioritat durch eine Nachricht hoherer Prioritat ohne zeitliche Verzogerung und ohne zusatzliche Datenkanale vorgesehen, dass Nachrichten in Nachrichtenblocken ubertragen werden, wobei jeder Nachrichtenblock zu

Beginn einen Starblock mit (n+k) dominanten und j nachfolgenden rezessiven Bits und nachfolgende Datenblocke mit n Datenbits und m nachfolgenden rezessiven Bits aufweist, dass ein laufend ubertragener

Nachrichtenblock niedriger Prioritat durch ein anderes Gerat zur
Übertragung eines Nachrichtenblockes mit hoher Prioritat
unterbrochen
werden kann, indem dieses einen neuen Startblock auf dem Datenbus
erzeugt und nachfolgend die zugehörigen Datenblocke sendet, und dass
ein
einen Nachrichtenblock auf dem Datenbus sendendes Gerat laufend
überprüft, ob auf dem Datenbus ein Startblock auftaucht und
gegebenenfalls die Sendung seines Nachrichtenblockes abbricht.

Claim:

* 1. Datenbus für eine serielle Datenübertragung zwischen Geräten,
welche
Daten über den Datenbus senden und/oder empfangen können, wobei
auf
dem Datenbus rezessive und dominante Zustände vorgesehen sind,
denen jeweils ein Bitwert zugeordnet ist,
**dadurch
gekennzeichnet**, dass Nachrichten in Nachrichtenblocken
übertragen
werden, wobei jeder Nachrichtenblock zu Beginn einen Startblock
mit
(n+k) dominanten und j nachfolgenden rezessiven Bits und
nachfolgende Datenblocke mit n Datenbits und m nachfolgenden
rezessiven Bits aufweist, dass ein laufend übertragener
Nachrichtenblock niedriger Prioritat durch ein anderes Gerat
zur
Übertragung eines Nachrichtenblockes mit hoher Prioritat
auf
unterbrochen werden kann, indem dieses einen neuen Startblock
dem Datenbus erzeugt und nachfolgend die zugehörigen
Datenblocke
sendet, und dass ein einen Nachrichtenblock auf dem Datenbus
sendendes Gerat laufend überprüft, ob auf dem Datenbus ein
Startblock auftaucht und gegebenenfalls die Sendung seines
Nachrichtenblockes abbricht.

EPO

Publication No. EP 989701 A2 (Update 200024 B)

Publication Date: 20000329

**Datenbus

Data bus

Bus de données**

Assignee: Philips Corporate Intellectual Property GmbH, Habsburgerallee
11,

52064 Aachen, DE (PHIG)

Koninklijke Philips Electronics N.V., Groenewoudseweg 1, 5621 BA
Eindhoven, NL (PHIG)

Inventor: Buhning, Peter, Philips Corp. Intellec. Prop. GmbH,
Habsburgerallee 11, 52064 Aachen, DE

Agent: von Laue, Hanns-Ulrich, Philips Corporate Intellectual Property
GmbH, Habsburgerallee 11, 52064 Aachen, DE

Language: DE (8 pages, 2 drawings)

Application: EP 1999203000 A 19990915 (Local application)

Priority: DE 19843810 A 19980924

Designated States: (Regional Original) AL AT BE CH CY DE DK ES FI FR GB
GR

IE IT LI LT LU LV MC MK NL PT RO SE SI

Original IPC: H04L-12/40 (A)

Current IPC: H04L-12/40 (A)

Original Abstract: Bei einem Datenbus für eine serielle Datenübertragung

zwischen Geräten, welche Daten über den Datenbus senden und/oder empfangen können, wobei auf dem Datenbus rezessive und dominante Zustände vorgesehen sind, denen jeweils ein Bitwert zugeordnet ist, ist

zur Unterbrechung einer Nachricht niedrigerer Priorität durch eine Nachricht höherer Priorität ohne zeitliche Verzögerung und ohne zusätzliche Datenkanäle vorgesehen, dass Nachrichten in Nachrichtenblöcken übertragen werden, wobei jeder Nachrichtenblock zu

Beginn einen Startblock mit $(n+k)$ dominanten und j nachfolgenden rezessiven Bits und nachfolgende Datenblöcke mit n Datenbits und m nachfolgenden rezessiven Bits aufweist,

* dass ein laufend übertragener Nachrichtenblock niedriger Priorität durch ein anderes Gerät zur Übertragung eines Nachrichtenblockes

mit hoher Priorität unterbrochen werden kann, indem dieses einen

neuen Startblock auf dem Datenbus erzeugt und nachfolgend die zugehörigen Datenblöcke sendet,

* und dass ein einen Nachrichtenblock auf dem Datenbus sendendes Gerät laufend überprüft, ob auf dem Datenbus ein Startblock auftaucht und gegebenenfalls die Sendung seines Nachrichtenblockes abbricht.

Claim: Datenbus für eine serielle Datenübertragung zwischen Geräten, welche

Daten über den Datenbus senden und/oder empfangen können, wobei auf dem

Datenbus rezessive und dominante Zustände vorgesehen sind, denen jeweils ein Bitwert zugeordnet ist,

1. dadurch gekennzeichnet,

* dass Nachrichten in Nachrichtenblöcken übertragen werden, wobei jeder

Nachrichtenblock zu Beginn einen Startblock mit $(n+k)$ dominanten

und j nachfolgenden rezessiven Bits und nachfolgende Datenblöcke

mit n Datenbits und m nachfolgenden rezessiven Bits aufweist,

* dass ein laufend übertragener Nachrichtenblock niedriger Priorität

durch ein anderes Gerät zur Übertragung eines Nachrichtenblockes

mit hoher Priorität unterbrochen werden kann, indem dieses einen

neuen Startblock auf dem Datenbus erzeugt und nachfolgend die zugehörigen Datenblöcke sendet,

* und dass ein einen Nachrichtenblock auf dem Datenbus sendendes Gerät

laufend überprüft, ob auf dem Datenbus ein Startblock
auftaucht
und gegebenenfalls die Sendung seines Nachrichtenblockes
abbricht.

Japan

Publication No. JP 2000112882 A (Update 200031 E)
Publication Date: 20000421
DATA BUS
Assignee: KONINKL PHILIPS ELECTRONICS NV (PHIG)
Inventor: BUEHRING PETER
Language: JA (7 pages)
Application: JP 1999269784 A 19990924 (Local application)
Priority: DE 19843810 A 19980924
Original IPC: G06F-13/38(A)
Current IPC: G06F-13/38(A)

United States

Publication No. US 6542947 B1 (Update 200324 E)
Publication Date: 20030401
Data bus for serial data transmission
Assignee: Koninklijke Philips Electronics N.V., Eindhoven, NL (PHIG)
Inventor: Buhring, Peter, Hamburg, DE
Agent: Biren, Steven R., US
Language: EN
Application: US 1999406283 A 19990924 (Local application)
Priority: DE 19843810 A 19980924
Original IPC: G06F-1/00(A)
Current IPC: G06F-1/00(A)
Original US Class (main): 710107
Original US Class (secondary): 710105 710244
Original Abstract: A data bus for serial bus transmission between
apparatus
which are capable of transmitting and/or receiving data via the
data
bus, recessive and dominant states being present on the data bus
and
each state being assigned a respective bit value. In order to
interrupt
a message of low priority by a message of higher priority without
incurring a time delay and without additional channels being
required,
messages are transmitted in message blocks, each message block
having
at its beginning a start block with (n+k) dominant and j subsequent
recessive bits and subsequent data blocks with n data bits and m
subsequent recessive bits. A message block of low priority
currently
being transmitted can be interrupted by another apparatus in order
to
transmit a message block of higher priority in that the other
apparatus
generates a new start block on the data bus and subsequently
transmits
the associated data blocks. An apparatus transmitting a message
block

via the data bus continuously checks whether a start block appears on the data bus and, if necessary, interrupts the transmission of its message block.

Claim: What is claimed is:

1.1. A data bus for serial bus transmission between apparatus which are capable of transmitting and/or receiving data via the data bus, recessive and dominant states being present on the data bus and a respective bit value being associated with each of said states, characterized in that messages are transmitted in message blocks, each message block having at its beginning a start block with (n+k) dominant bits and j subsequent recessive bits and subsequent data blocks with n data bits and m subsequent recessive bits, wherein n, k, j and m are integers greater than zero, and wherein a message block of low priority currently being transmitted can be interrupted by another apparatus in order to transmit a message block of higher priority in that said other apparatus generates a new start block on the data bus and subsequently transmits the associated data blocks, and that an apparatus transmitting a message block on the data bus continuously checks whether a start block appears on the data bus and interrupts the transmission of its data block, if necessary.

?